

# 형식지정

1 2 3 4 5 6 7 8 9		내 용							
P	X	M			2	용도	입력신호	출력 Buffer	Arrester
A	...	...	...	...	...	1 Loop	4~20mA 일반용	있음	없음
B	...	...	...	...	...		4~20mA 수신전용	있음	없음
C	...	...	...	...	...		4~20mA 일반용	있음	장착
D	...	...	...	...	...		4~20mA 수신전용	있음	장착
G	...	...	...	...	...		Zener barrier 접속용	있음	-
H	...	...	...	...	...		4~20mA 일반용	장착	있음
J	...	...	...	...	...		4~20mA 수신전용	장착	있음
K	...	...	...	...	...		4~20mA 일반용	장착	장착
L	...	...	...	...	...		4~20mA 수신전용	장착	장착
P	...	...	...	...	...		Zener barrier 접속용	장착	-
A	...	...	...	...	...	2 Loop	4~20mA 일반용	있음	있음
B	...	...	...	...	...		4~20mA 수신전용	있음	있음
C	...	...	...	...	...		4~20mA 일반용	있음	장착
D	...	...	...	...	...		4~20mA 수신전용	있음	장착
G	...	...	...	...	...		Zener barrier 접속용	있음	있음
H	...	...	...	...	...		4~20mA 일반용	장착	있음
J	...	...	...	...	...		4~20mA 수신전용	장착	있음
K	...	...	...	...	...		4~20mA 일반용	장착	장착
L	...	...	...	...	...		4~20mA 수신전용	장착	장착
P	...	...	...	...	...		Zener barrier 접속용	장착	-
Y	...	...	...	...	...	없음	없음	-	
A	...	...	...	...	...	3 Loop	4~20mA 일반용	있음	있음
B	...	...	...	...	...		4~20mA 수신전용	있음	있음
C	...	...	...	...	...		4~20mA 일반용	있음	장착
D	...	...	...	...	...		4~20mA 수신전용	있음	장착
G	...	...	...	...	...		Zener barrier 접속용	있음	있음
H	...	...	...	...	...		4~20mA 일반용	장착	있음
J	...	...	...	...	...		4~20mA 수신전용	장착	있음
K	...	...	...	...	...		4~20mA 일반용	장착	장착
L	...	...	...	...	...		4~20mA 수신전용	장착	장착
P	...	...	...	...	...		Zener barrier 접속용	장착	-
Y	...	...	...	...	...	없음	없음	-	
A	...	...	...	...	...	4 Loop	4~20mA 일반용	있음	있음
B	...	...	...	...	...		4~20mA 수신전용	있음	있음
C	...	...	...	...	...		4~20mA 일반용	있음	장착
D	...	...	...	...	...		4~20mA 수신전용	있음	장착
G	...	...	...	...	...		Zener barrier 접속용	있음	있음
H	...	...	...	...	...		4~20mA 일반용	장착	있음
J	...	...	...	...	...		4~20mA 수신전용	장착	있음
K	...	...	...	...	...		4~20mA 일반용	장착	장착
L	...	...	...	...	...		4~20mA 수신전용	장착	장착
P	...	...	...	...	...		Zener barrier 접속용	장착	-
Y	...	...	...	...	...	없음	없음	-	
0	...	...	...	...	...	Arrester	없음(4,5,6,7항이 A,B,G 경우에는 0을 지정해 주세요)		
1	...	...	...	...	...	Circuit	있음(4,5,6,7항이 C,D 경우에는 1을 지정해 주세요)		
2	...	...	...	...	...	(注)2	없음(4,5,6,7항이 H,J,P 경우에는 2을 지정해 주세요)		
3	...	...	...	...	...		있음(4,5,6,7항이 K,L 경우에는 3을 지정해 주세요)		

- 注) 1. 출력 Buffer가 없는 것과 있는 것은 혼합하여 제작 불가.  
 2. 9행은 4,5,6,7항에 조합하여 필히 지정하여 주세요.  
 3. Zener Barrier(PWZB1)와 조합된 경우는 4,5,6,7항에  
 4. Zener Barrier 접속용에는 Arrester는 부착되지 않습니다.

## 관련기기

SYSTEM전원 PXJ형

전원 Unit PXL

## 주문지정사항

1. 품 명
2. 형 식

# FC시리즈 Distributor

본 기기는 FCX시리즈 발신기와 그것에 조합된 수신계기 compact controllers 등 1 Loop마다 1대 설치됩니다.

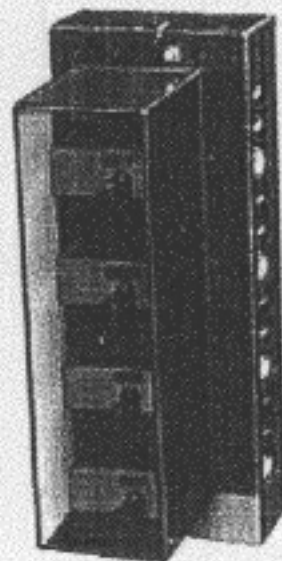
그 기능은 시스템 전원으로부터 전원공급을 받아 발신기에 DC 전원을 공급하고 동시에 발신기로부터의 전류신호를 내장한 정밀저항에 의해 DC 1~5V 전압신호로 변환해서 각 수신계기에 배분 합니다.

## 특징

1. 외선 Cable이 용이하게 접속 가능한 단자구조로 1대당 최대 4 Loop 발신기와 접속 가능합니다.
2. 각 Loop경우에 전류제한 회로를 장착하고 옵션으로 Arrester 내장도 가능합니다.
3. 단락사고 방지대책 출력 Backup function 장착도 내장 가능합니다.

## 사양

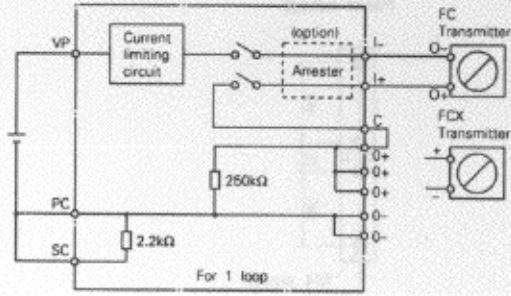
- 전원전압 : DC 25.8V  
(시스템 전원 PXJ에서 공급합니다.)
- 출력사양 : DC 4~20mA(입력저항 250Ω)  
DC 4~20mA 수신용  
(발신기용 전원없음, 250Ω 내장)
- 용도 : 최대 4 Loop용
- 발신기용전원전압 : DC 24V
- 출력신호 : 출력 Buffer Amplifier 없는 경우  
DC 1~5V(출력저항 250Ω)  
출력 Buffer Amplifier 장착한 경우  
DC 1~5V(출력저항 250Ω) - 1 Loop당 1점  
DC 1~5V(허용부하저항 10kΩ이상) - 1 Loop당 2점  
(注) 단락편부 O+단자는 출력 Buffer 없음.
- 허용치 : ±0.1%(입력신호를 기준으로 그 full span에 대해서)
- 조정온도 : 0~45℃
- 조정습도 : 90%RH이하
- 질량 : 약 1kg
- 본질안전방폭 : Zener Barrier(PWZB1)용 Distributor한 상태로 사용가능
- 외형(HxWxD) : 200x80x91.5mm
- Finish Color : Gas : 흑색(합성수지성형품)  
Cover : 반투명(합성수지성형품)
- Option : 지정 Arrester 내장가능



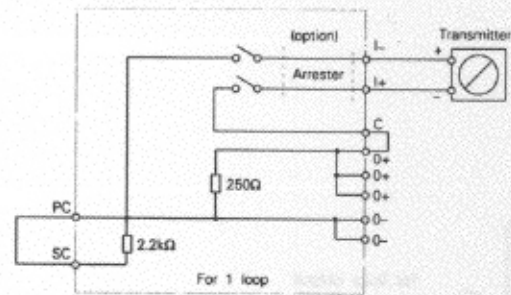
# SYSTEM 구성예

## 1. 출력 Buffer 없는 경우

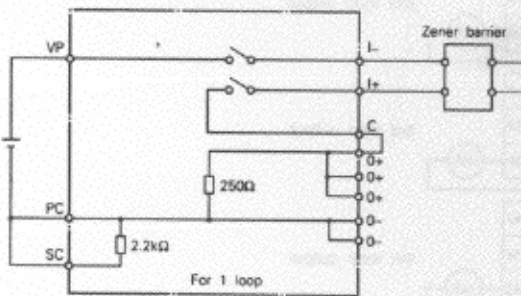
(a) 4 to 20mA input, for general application



(b) 4 to 20mA input, for reception only

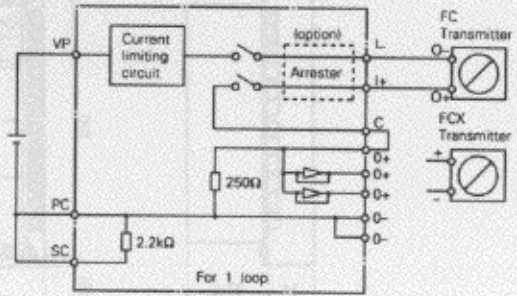


(c) For zener barrier connection

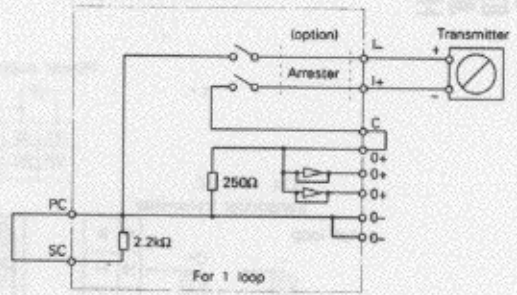


## 2. 출력 Buffer 경우

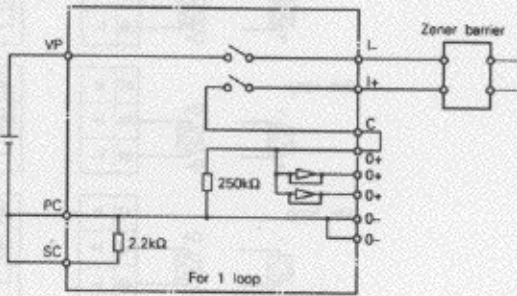
(a) 4 to 20mA input, for general application



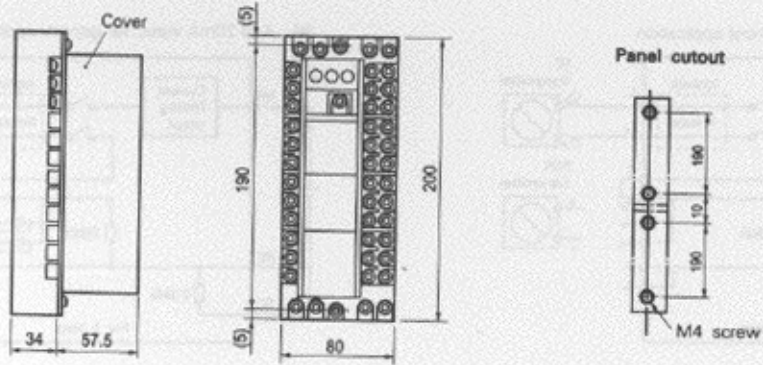
(b) 4 to 20mA input, for reception only



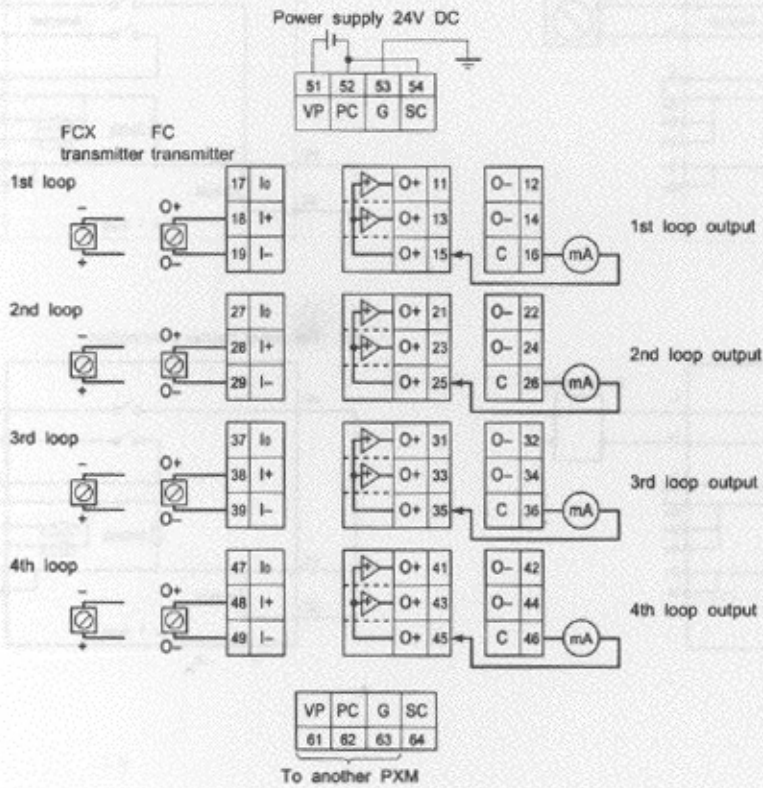
(c) For zener barrier connection



## 외형도 (단위:mm)



## 외부접속도



注) 11-13은 15, 21-23은 25, 31-33은 35, 41-43은 45  
Back-up 출력단자